



成瀬 彰（なるせ あきら）

NVIDIA

Senior Developer Technology Engineer

略 歴

- 1996 年 名古屋大学大学院工学系研究科修士課程修了（情報工学専攻）
同年、富士通研究所に入社、大規模サーバ開発、HPC システム開発など、
様々なプロジェクトに参加、関連ハードウェア・ソフトウェアの研究開発に従事。
- 2009 年 山下記念研究賞受賞
- 2010 年 SACSIS2010 最優秀論文賞受賞
- 2010 年 NVIDIA に参加、Senior Developer Technology Engineer として様々なアルゴリズム・アプリケーションの GPU 向け並列化に従事、GPU コンピューティングの普及に努めている。
-